

Ausbildungsunterlage für die durchgängige Automatisierungslösung Totally Integrated Automation (T I A)

MODUL A5

Programmierung der CPU 314C-2DP

Diese Unterlage wurde von der Siemens AG, für das Projekt Siemens Automation Cooperates with Education (SCE) zu Ausbildungszwecken erstellt.

Die Siemens AG übernimmt bezüglich des Inhalts keine Gewähr.

Weitergabe sowie Vervielfältigung dieser Unterlage, Verwertung und Mitteilung ihres Inhalts ist innerhalb öffentlicher Aus- und Weiterbildungsstätten gestattet. Ausnahmen bedürfen der schriftlichen Genehmigung durch die Siemens AG (Herr Michael Knust michael.knust@siemens.com).

Zu widerhandlungen verpflichten zu Schadensersatz. Alle Rechte auch der Übersetzung sind vorbehalten, insbesondere für den Fall der Patentierung oder GM-Eintragung.

Wir danken der Fa. Michael Dziallas Engineering und den Lehrkräften von beruflichen Schulen sowie weiteren Personen für die Unterstützung bei der Erstellung der Unterlage

SEITE:

1.	Vorwort	4
2.	Hinweise zum Einsatz der CPU 314C-2DP	6
2.1	Bedienung der CPUs 31xC	7
2.2	Speicherkonzept der CPUs 31xC	9
3.	Erstellung der Hardwarekonfiguration für die CPU 314C-2DP	11
4.	Schreiben eines STEP 7- Programms	21
5.	Testen des STEP 7- Programms	24

Die folgenden Symbole führen durch dieses Modul:



Information



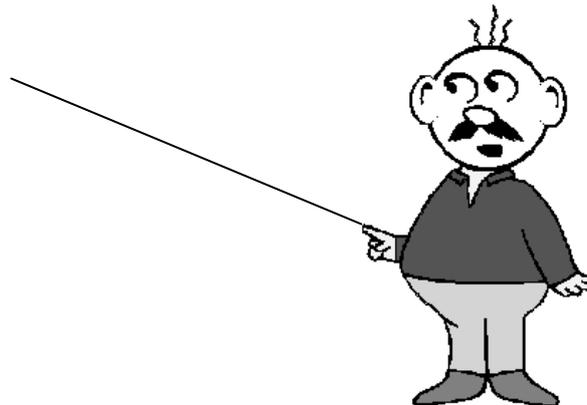
Programmierung



Beispielaufgabe

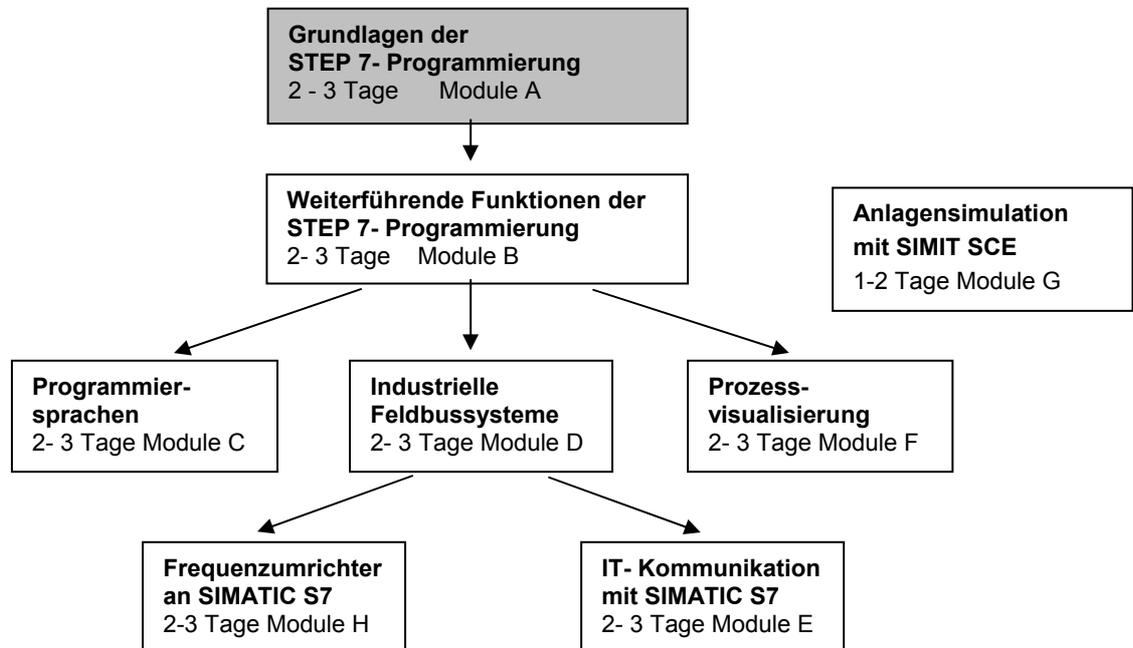


Hinweise



1. VORWORT

Das Modul A5 ist inhaltlich der Lehreinheit ‚Grundlagen der STEP 7- Programmierung‘ zugeordnet.



Lernziel:

Der Leser soll in diesem Modul das Erstellen der Hardwarekonfiguration für die CPU 314C-2DP und das Schreiben und Testen eines STEP 7-Programms erlernen. Das Modul zeigt in den folgenden Schritten die prinzipielle Vorgehensweise anhand eines sehr kurzen Beispiels.

- Anlegen eines STEP 7- Projektes
- Erstellung der Hardwarekonfiguration für die CPU 314C-2DP
- Schreiben eines STEP 7- Programms
- Testen des Programms

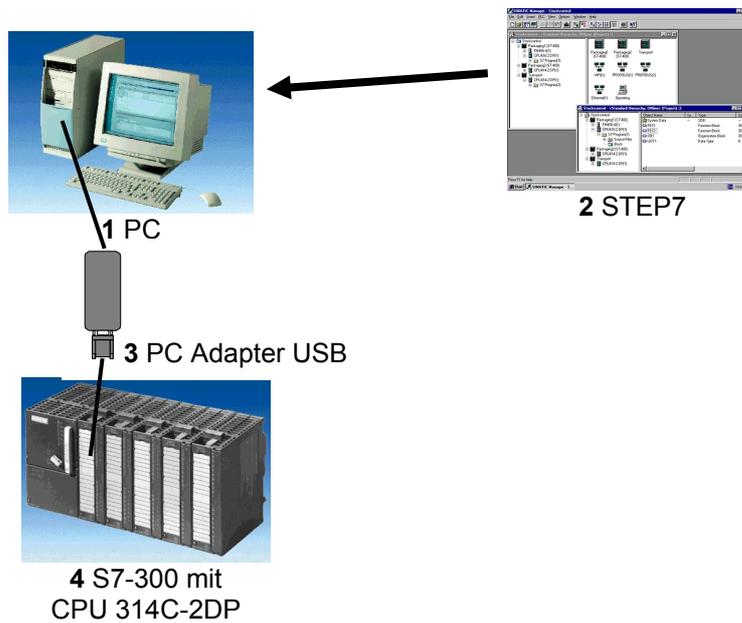
Voraussetzungen:

Für die erfolgreiche Bearbeitung dieses Moduls wird folgendes Wissen vorausgesetzt:

- Kenntnisse in der Handhabung von Windows
- Grundlagen der SPS- Programmierung mit STEP 7 (z.B. Modul A3 - ‚Startup‘ SPS- Programmierung mit STEP 7)

Benötigte Hardware und Software

- 1 PC, Betriebssystem Windows XP Professional mit SP2 oder SP3 / Vista 32 Bit Ultimate und Business / Server 2003 SP2 mit 600MHz (nur XP) / 1 GHz und 512MB (nur XP) / 1 GB RAM, freier Plattenspeicher ca. 650 - 900 MB, MS-Internet-Explorer 6.0 und Netzwerkkarte
 - 2 Software STEP7 V 5.4
 - 3 MPI- Schnittstelle für den PC (z.B. PC Adapter USB)
 - 4 SPS SIMATIC S7-300 mit der CPU 314C-2DP
- Beispielkonfiguration:
- Netzteil: PS 307 2A
- CPU: CPU 314-2DP



2. HINWEISE ZUM EINSATZ DER CPU 314C-2DP



Die CPU 314C-2DP ist eine CPU die mit einer integrierten PROFIBUS DP- Schnittstelle sowie integrierten Ein-/Ausgängen ausgeliefert wird.

Für die CPU 314C-2DP stehen folgende PROFIBUS- Protokollprofile zur Verfügung:

- DP-Schnittstelle als Master gemäß EN 50170.
- DP-Schnittstelle als Slave gemäß EN 50170.

PROFIBUS-DP (Dezentrale Peripherie) ist das Protokollprofil für den Anschluss von dezentraler Peripherie/Feldgeräten mit sehr schnellen Reaktionszeiten.

Bei dieser CPU können die Adressen der Ein- und Ausgangsbaugruppen parametrisiert werden.

Die Leistungsfähigkeit ist mit den folgenden Daten für Ausbildungszwecke besonders gut geeignet:

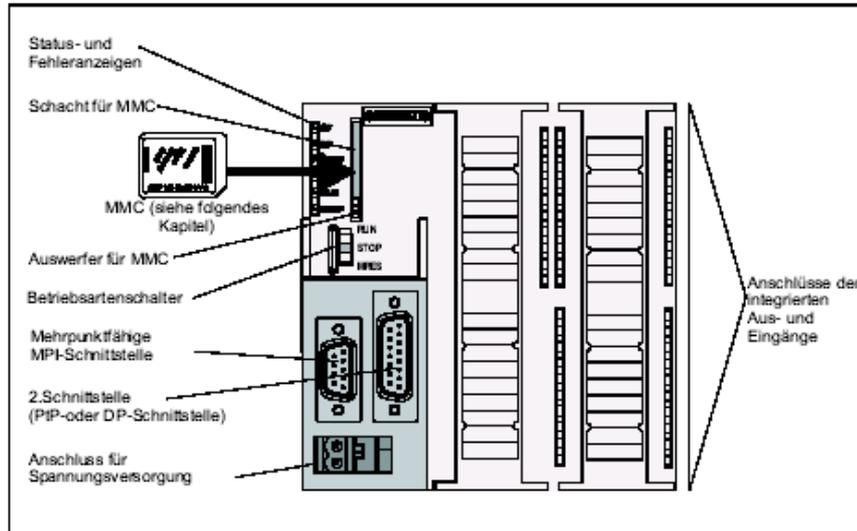
- 48KByte Arbeitsspeicher, Ladespeicher MicroMemoryCard (MMC) steckbar 64KByte – 4 MByte
- 8192 Byte DE/DA davon 992 Byte zentral
- 512 Byte AE/AA davon 248 Byte zentral
- 0,1 ms / 1K Befehle
- 256 Zähler
- 256 Zeiten
- 256 Merkerbyte
- 24DI davon 16 für integrierte Funktionen nutzbar, alle auch als Alarmeingänge nutzbar
- 16 DO integriert davon 4 schnelle Ausgänge
- 4AI Strom-/Spannung, 1AI Widerstand integriert
- 2 AO Strom-/Spannung integriert
- 4 Impulsausgänge (2,5kHz)
- 4-kanalig Zählen und Messen mit Inkrementalgebern 24V (60kHz)
- integrierte Positionierfunktion

2.1 BEDIENUNG DER CPUS 31XC

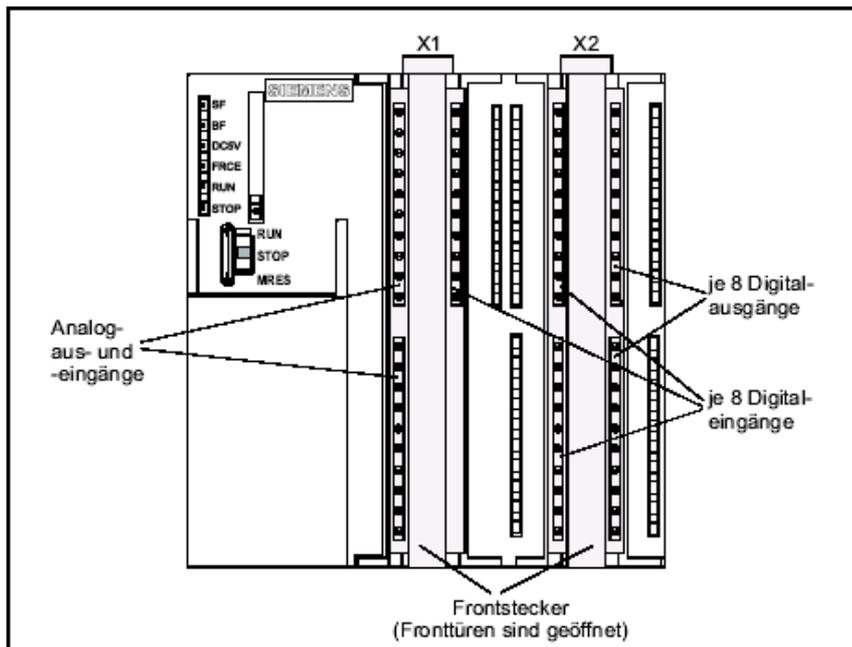


Bedien- und Anzeigeelemente

Das folgende Bild zeigt die Bedien- und Anzeige-Elemente einer CPU 31xC. Anordnung und Anzahl der Elemente weichen bei einigen CPUs von diesem Bild ab.



Im folgenden Bild sind die auf der CPU integrierten digitalen und analogen Ein-/Ausgänge dargestellt.





Status- und Fehleranzeigen

Die CPU ist mit folgenden LED-Anzeigen ausgestattet:

Anzeigen für CPU:		
	SF (rot)	Hardware- oder Softwarefehler
	BF (rot)	Busfehler (nur CPU 313C-2 DP und 314C-2 DP)
	DC5V (grün)	Die 5 V-Versorgung für CPU und S7-300-Bus ist ok.
	FRCE (gelb)	Force-Auftrag ist aktiv.
	RUN (grün)	CPU im RUN; LED blinkt im Anlauf mit 2 Hz; im HALT mit 0,5 Hz.
	STOP (gelb)	CPU im STOP bzw. im HALT oder Anlauf; LED blinkt bei Urlöschanforderung mit 0,5 Hz, während des Urlöschens mit 2 Hz.

Schacht für die SIMATIC Micro Memory Card (MMC)

Als Speichermodul für die CPU 31xC wird eine SIMATIC Micro Memory Card (MMC) verwendet. Die MMC ist als Ladespeicher sowie als transportabler Datenträger verwendbar. Für den Betrieb der CPU **muss** die MMC gesteckt sein, da die CPUs 31xC keinen integrierten Ladespeicher besitzen.

Betriebsartenschalter

Über den Betriebsartenschalter können Sie die aktuelle Betriebsart der CPU einstellen. Der Betriebsartenschalter ist als Kippschalter mit 3 Schaltstellungen ausgebildet.

Stellungen des Betriebsartenschalters

Die Stellungen des Betriebsartenschalters sind in der Reihenfolge erläutert, wie sie auf der CPU vorkommen.

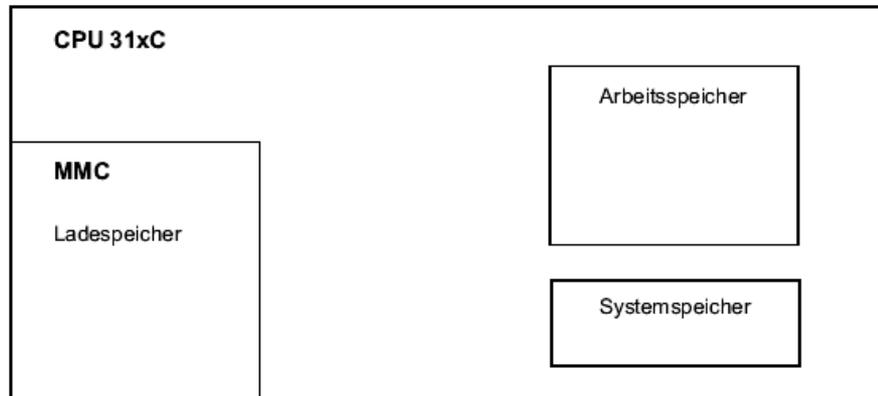
Stellung	Bedeutung	Erläuterungen
RUN	Betriebsart RUN	Die CPU bearbeitet das Anwenderprogramm.
STOP	Betriebsart STOP	Die CPU bearbeitet kein Anwenderprogramm.
MRES	Urlöschen	Tast-Stellung des Betriebsartenschalters für das Urlöschen der CPU. Das Urlöschen per Betriebsartenschalter erfordert eine spezielle Bedienungsreihenfolge (siehe Installationshandbuch Kapitel <i>In Betrieb nehmen</i>).

2.2 SPEICHERBEREICHE DER CPUS 31XC



Einleitung

Der Speicher der CPU 31xC lässt sich in drei Bereiche aufteilen:



Hinweis

Das Laden von Anwenderprogrammen und damit der Betrieb der CPU 31xC ist **nur mit gesteckter MMC** möglich.

Ladespeicher

Der Ladespeicher ist auf einer SIMATIC Micro Memory Card (MMC) untergebracht. Seine Größe entspricht genau der MMC. Er dient zur Aufnahme von Code- und Datenbausteinen sowie von Systemdaten (Konfiguration, Verbindungen, Baugruppenparameter, usw.).

Bausteine, die als nicht ablaufrelevant gekennzeichnet sind, werden ausschließlich in den Ladespeicher aufgenommen.

Zusätzlich können die kompletten Projektierungsdaten eines Projekts auf der MMC abgelegt werden.

Arbeitsspeicher

Der Arbeitsspeicher ist auf der CPU integriert und ist nicht erweiterbar. Er dient zur Abarbeitung des Codes sowie zur Bearbeitung der Daten des Anwenderprogramms. Die Programmbearbeitung erfolgt ausschließlich im Bereich von Arbeitsspeicher und Systemspeicher.

Mit gesteckter MMC ist der Arbeitsspeicher der CPU remanent.

Systemspeicher

Der Systemspeicher ist auf der CPU integriert und ist nicht erweiterbar.

Er enthält

- die Operandenbereiche Merker, Zeiten und Zähler
- die Prozessabbilder der Ein- und Ausgänge
- die Lokaldaten



Remanenz

Ihre CPU 31xC besitzt remanenten Speicher. Die Remanenz wird auf der MMC und auf der CPU realisiert.

Durch die Remanenz bleibt der Inhalt von remanentem Speicher auch über NETZAUS und Neustart (Warmstart) hinweg erhalten.

Ladespeicher

Ihr Programm im Ladespeicher (MMC) ist immer remanent. Es wird bereits beim Laden netzausfallsicher und urlöschfest auf der MMC hinterlegt.

Arbeitsspeicher

Ihre Daten im Arbeitsspeicher werden bei Netz-Aus auf der MMC gesichert. Inhalte von Datenbausteinen sind damit grundsätzlich remanent.

Systemspeicher

Für Merker, Zeiten und Zähler bestimmen Sie durch Projektierung (Eigenschaften der CPU, Register Remanenz), welche Teile remanent sein sollen und welche bei Neustart (Warmstart) mit "0" initialisiert werden sollen.

Diagnosepuffer, MPI-Adresse (und Baudrate) sowie Betriebsstundenzähler sind generell im remanenten Speicherbereich auf der CPU abgelegt. Mit der Remanenz der MPI-Adresse und Baudrate wird sichergestellt, dass Ihre CPU nach einem Stromausfall, nach Urlöschen oder nach Verlust der Kommunikationsparametrierung (durch Ziehen der MMC oder Löschen der Kommunikationsparameter) noch kommunikationsfähig ist.

Remanenzverhalten der Speicherobjekte

Nachfolgende Tabelle zeigt das Remanenzverhalten der Speicherobjekte bei den einzelnen Betriebszustandsübergängen.

Speicherobjekt	Betriebszustandsübergang		
	NETZ-EIN / NETZ-AUS	STOP → RUN	Urlöschen
Anwenderprogramm/-daten (Ladespeicher)	X	x	x
Aktualwerte der DBs	X	x	–
als remanent projektierte Merker, Zeiten und Zähler	X	x	–
Diagnosepuffer, Betriebsstundenzähler	X	x	x
MPI-Adresse, Baudrate	X	x	x

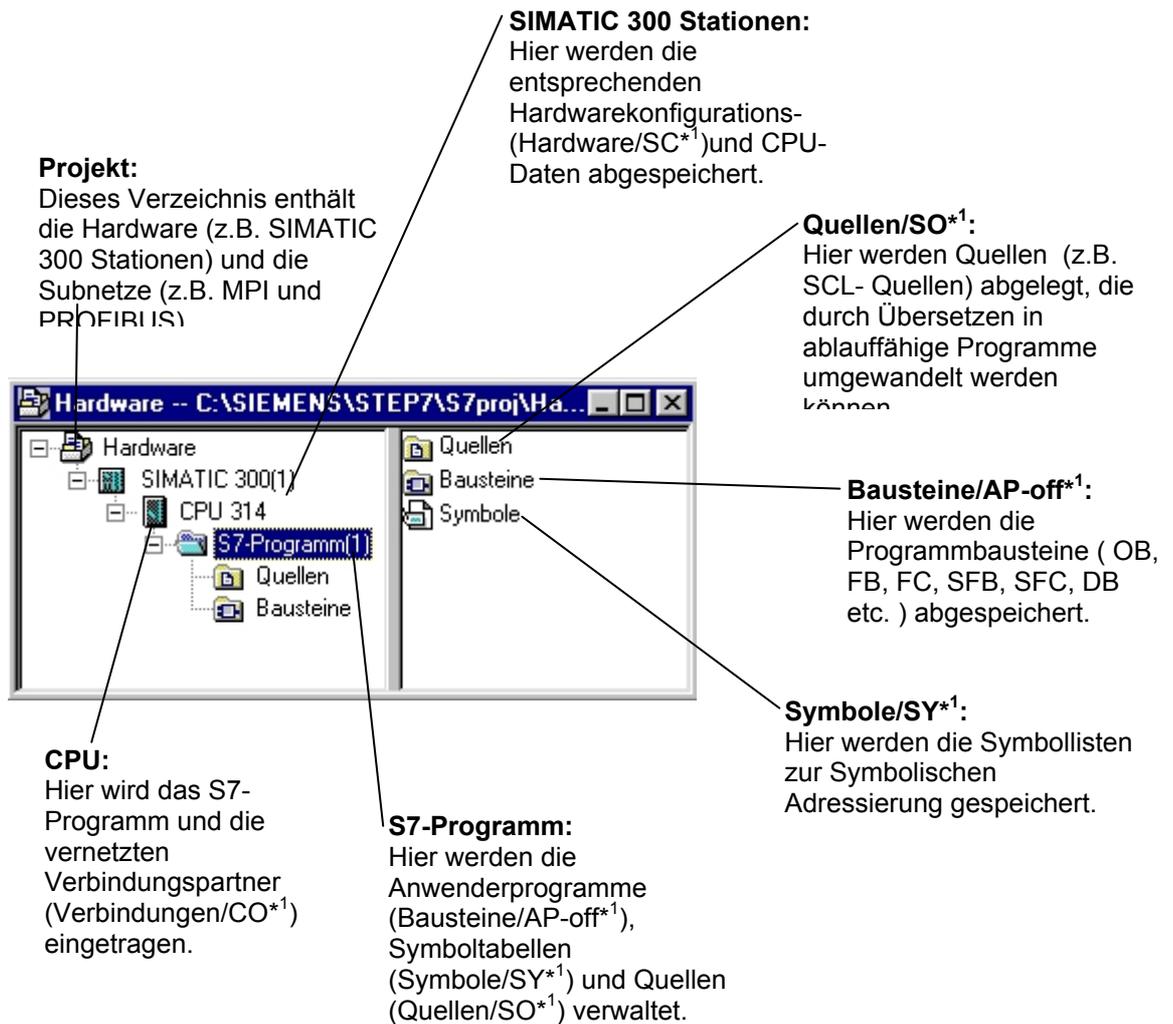
x = remanent; – = nicht remanent

3. ERSTELLUNG DER HARDWAREKONFIGURATION FÜR DIE CPU 314C-2DP



Die Dateiverwaltung erfolgt in STEP 7 mit dem **'SIMATIC Manager'**. Hier können z.B. Programmbausteine kopiert oder zur Weiterbearbeitung mit anderen Werkzeugen durch Anklicken mit der Maus aufgerufen werden. Die Bedienung entspricht den in WINDOWS üblichen Standards. (So hat man z.B. die Möglichkeit mit einem Klick der rechten Maustaste das Auswahlménü zu jeder Komponente zu erhalten.)

In STEP 7 wird jedes Projekt in einer fest vorgegebenen Struktur angelegt. Die Programme sind in den folgenden Verzeichnissen abgespeichert:



*¹ Bezeichnungen aus STEP 7 Version 2.x



In den Ordnern **,SIMATIC 300 Station'** und **,CPU'** wird der Hardwareaufbau der SPS abgebildet. Dies wird hier für den speziellen Fall einer Konfiguration mit der CPU 314C-2DP getan. Dabei wird noch ein sogenannter Taktmerker konfiguriert und die Adressen der Ein- und Ausgangsbaugruppen eingestellt.



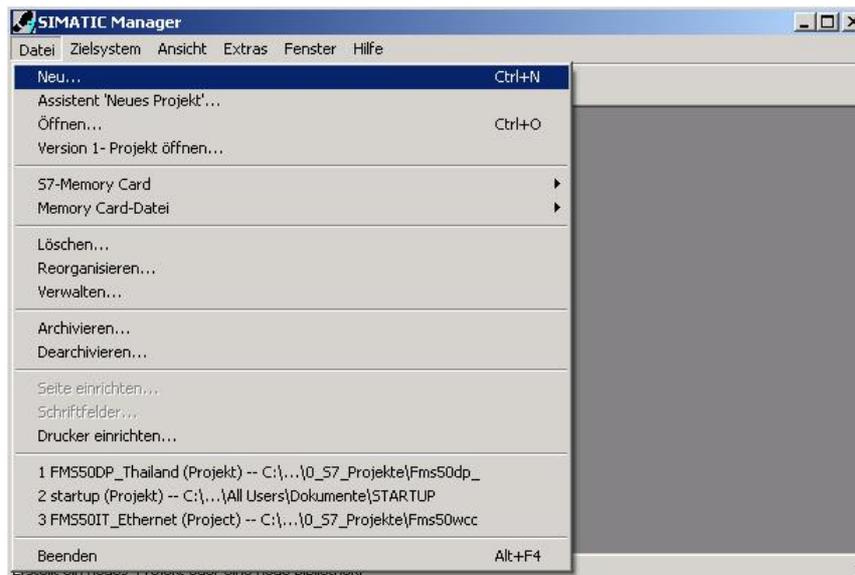
Folgende Schritte muss der Anwender ausführen, um ein Projekt einzurichten und die Hardwarekonfiguration zu erstellen.

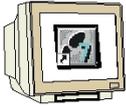
1. Das zentrale Werkzeug in STEP 7 ist der **,SIMATIC Manager'**, der hier mit einem Doppelklick aufgerufen wird. (→ SIMATIC Manager)



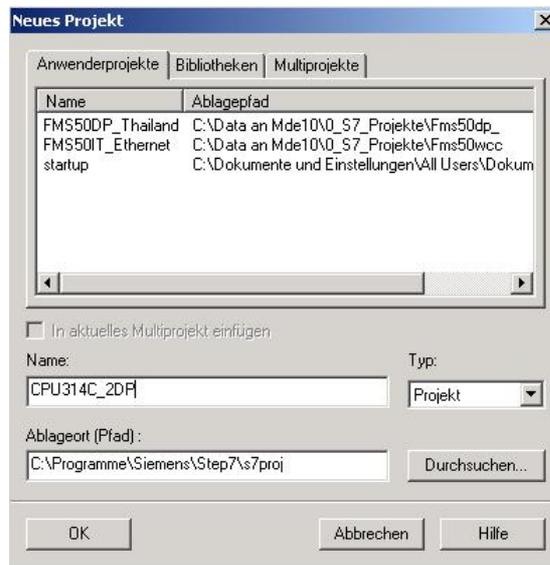
SIMATIC Manager

2. STEP 7- Programme werden in Projekten verwaltet . Ein solches Projekt wird nun angelegt (→ Datei → Neu)

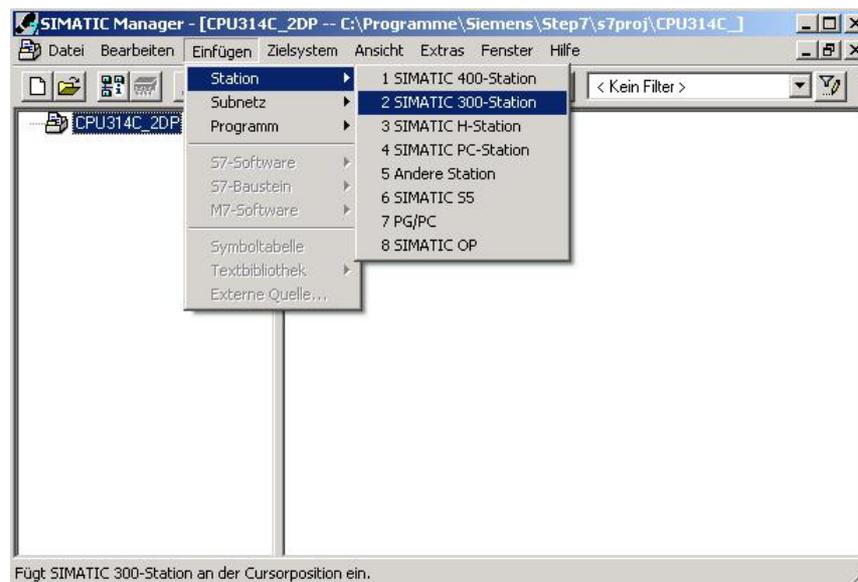




3. Dem Projekt wird nun der ‚Name‘ ‚CPU314C_2DP‘ gegeben (→ CPU314C_2DP → OK)

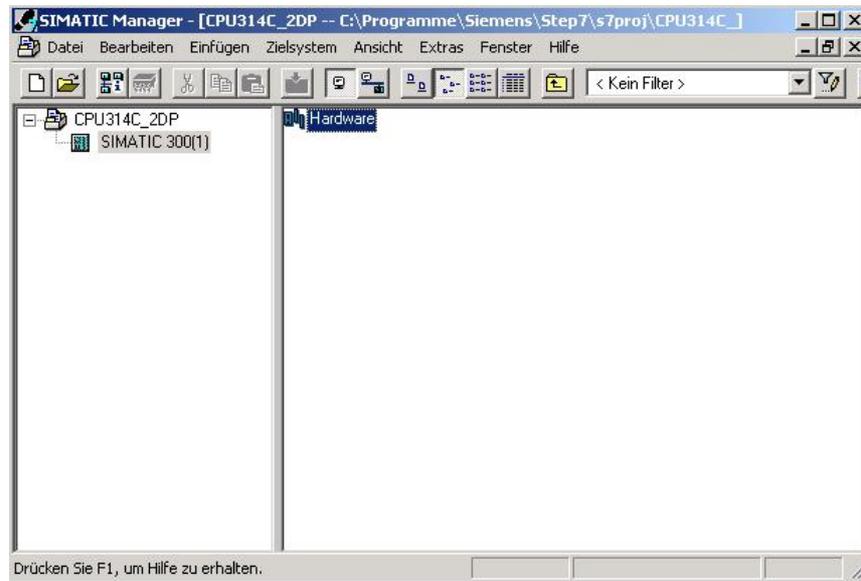


4. Dann wird eine ‚SIMATIC 300-Station‘ eingefügt. (→ Einfügen → Station → SIMATIC 300-Station)

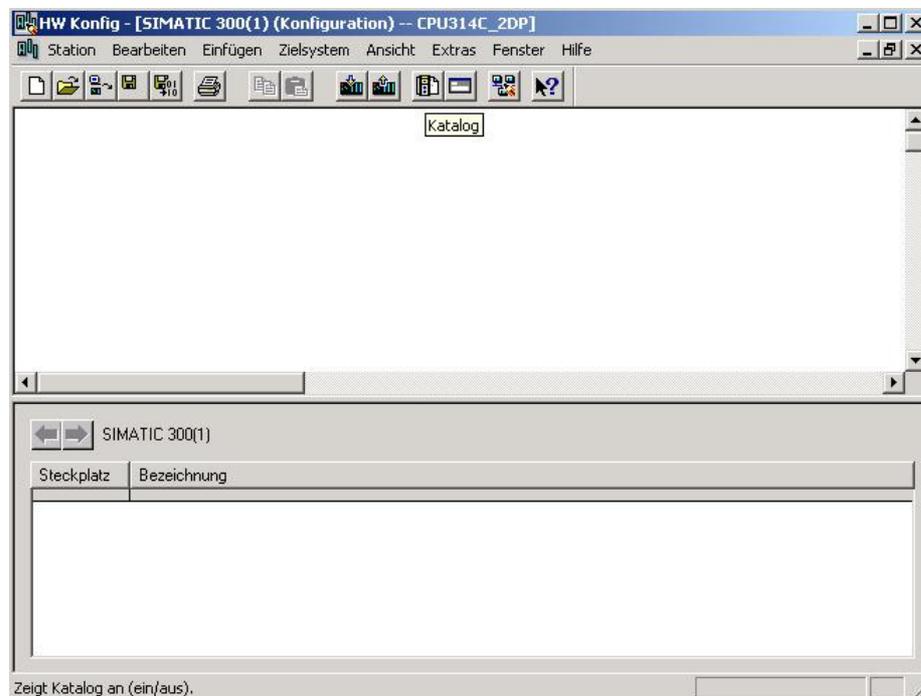




5. Konfigurationswerkzeug für die ‚Hardware‘ mit einem Doppelklick öffnen. (→ Hardware)

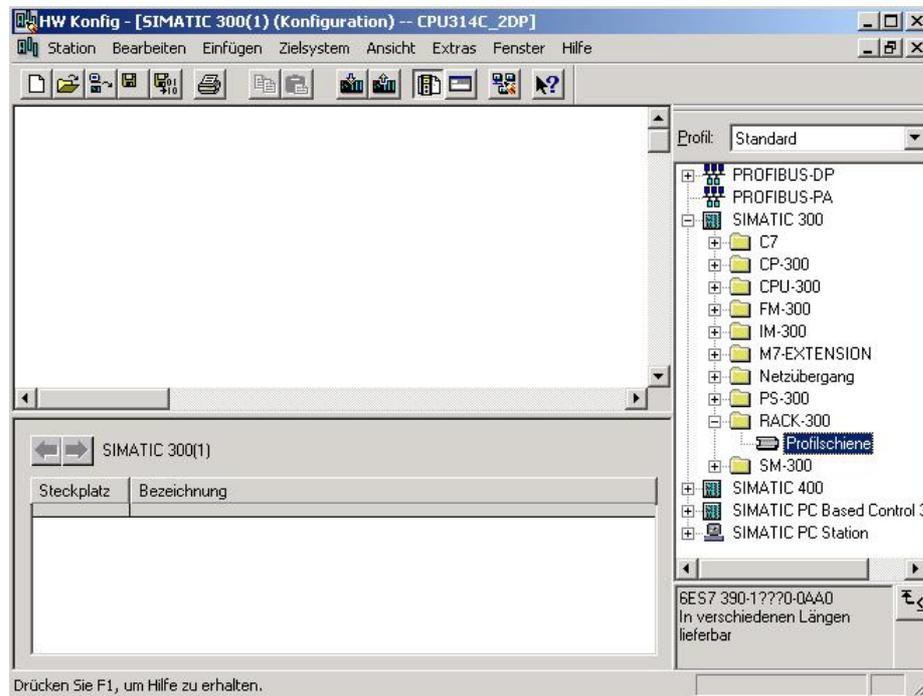


6. Hardwarekatalog durch einen Klick auf das Symbol  öffnen. (→ )
 Dort werden Ihnen, unterteilt in die Verzeichnisse:
 - PROFIBUS-DP/PA, SIMATIC 300, SIMATIC 400 und SIMATIC PC Based Control,
 alle Baugruppenträger, Baugruppen und Schnittstellenmodule für die Projektierung Ihres
 Hardwareaufbaus zur Verfügung gestellt.

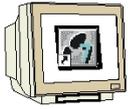




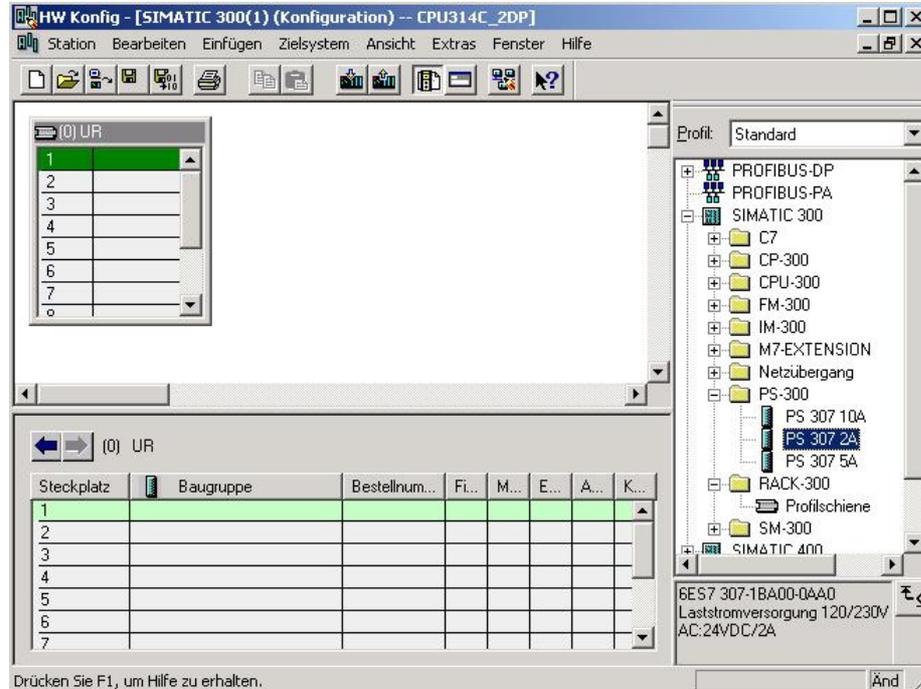
7. ,Profilschiene' mit einem Doppelklick einfügen (→ SIMATIC 300 → RACK-300 → Profilschiene).



Danach wird automatisch eine Konfigurationstabelle für den Aufbau des Racks 0 eingeblendet.



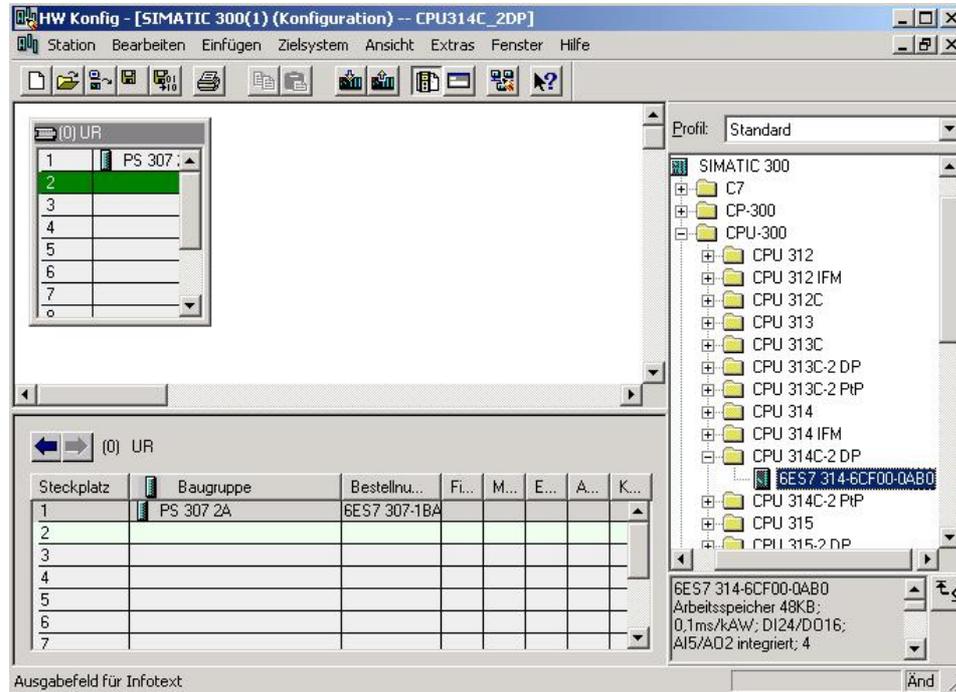
8. Aus dem Hardwarekatalog können nun alle Baugruppen ausgewählt und in der Konfigurationstabelle eingefügt werden, die auch in Ihrem realen Rack gesteckt sind. Dazu müssen Sie auf die Bezeichnung der jeweiligen Baugruppe klicken, die Maustaste gedrückt halten und per Drag & Drop in eine Zeile der Konfigurationstabelle ziehen. Wir beginnen mit dem Netzteil ,PS 307 2A'. (→ SIMATIC 300 → PS-300 → PS 307 2A)



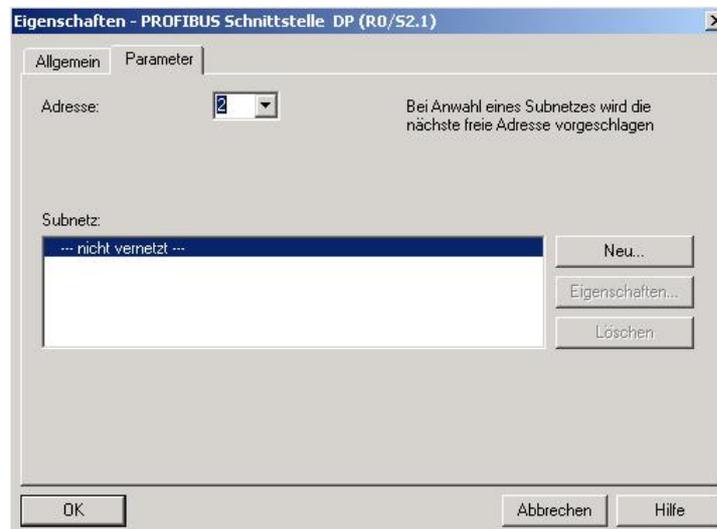
Hinweis: Falls Ihre Hardware von der hier gezeigten abweicht, so müssen Sie einfach die entsprechenden Baugruppen aus dem Katalog auswählen und in Ihr Rack einfügen. Die Bestellnummern der einzelnen Baugruppen, die auch auf den Komponenten stehen, werden in der Fußzeile des Katalogs angezeigt.



9. Im nächsten Schritt ziehen wir die CPU 314C-2DP auf den zweiten Steckplatz . Dabei können Bestellnummer und Version der CPU auf der Front der CPU abgelesen werden. (→ SIMATIC 300 → CPU-300 → CPU 314C-2DP → 6ES7 314-6CF00-0AB0).



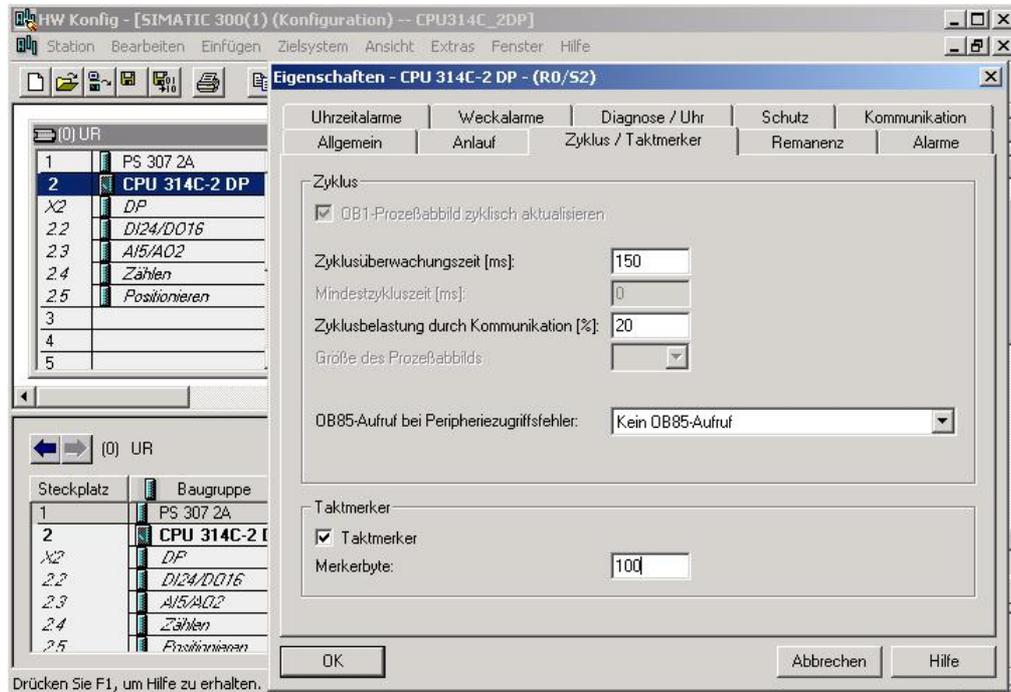
10. Im folgenden Dialog soll die integrierte PROFIBUS- Schnittstelle eingerichtet werden. Da wir diese hier nicht nutzen übernehmen wir die Einstellungen mit ,OK'(→ OK).



Hinweis: Steckplatz Nr. 3 ist für Anschaltungsbaugruppen reserviert und bleibt daher leer. Weitere Baugruppen, die keine Anschaltungsbaugruppen (IM) sind, werden demzufolge auf den Steckplätzen 4-11 platziert.



11. Bei einigen Baugruppen können die Eigenschaften der Baugruppen geändert werden (→ Baugruppe anklicken→ Eigenschaften ändern→ OK).
z.B. kann bei allen CPUs ein Taktmerker festgelegt (→ Zyklus/Taktmerker → Taktmerker → Merkerbyte 100) werden.





- Die Adressen der E/A- Baugruppen können bei den meisten S7-300 CPUs geändert werden. Dies geschieht, indem auf die entsprechenden Baugruppen doppelt geklickt wird und diese im Register **„Adressen“** eingestellt werden.
In jedem Fall sollten diese Adressen notiert werden. (automatische Adressvergabe erfolgt ansonsten Steckplatzgebunden). (→ DI24/DO16 → Adressen → Systemvorgabe ausschalten → 0 → Systemvorgabe ausschalten → 0 → OK)

Steckplatz	Baugruppe	Bestelln.
1	PS 307 2A	6ES7 307
2	CPU 314C-2 DP	6ES7 31
X2	DP	
2.2	DI24/DO16	124...126 124...125
2.3	AI5/AO2	752...761 752...765
2.4	Zählen	768...783 768...783
2.5	Positionieren	784...799 784...799



13. Die Konfigurationstabelle wird nun durch jeweils einen Klick auf  und , zuerst gespeichert und übersetzt und dann in die SPS geladen. Dabei sollte der Schlüsselschalter an der CPU auf Stop stehen ! (→  → )

HW Konfig - [SIMATIC 300(1) (Konfiguration) -- CPU314C_2DP]

Station Bearbeiten Einfügen Zielsystem Ansicht Extras Fenster Hilfe

Profilt: Standard

(0) UR

1	PS 307 2A
2	CPU 314C-2 DP
X2	DP
2.2	DI24/DO16
2.3	AI5/AO2
2.4	Zählen
2.5	Positionieren
3	
4	
5	

Stackplatz Baugruppe ... Bestellnummer Fir... MPI-Adr... E-Adres... A-Adres... Ko...

1	PS 307 2A	6ES7 307-1BA00-0AA0					
2	CPU 314C-2 DP	6ES7 314-6CF00-0AB0	V1.0	2			
X2	DP				1023*		
2.2	DI24/DO16				0...2	0...1	
2.3	AI5/AO2				752...761	752...755	
2.4	Zählen				768...769	768...769	
2.5	Positionieren				784...789	784...789	

6ES7 314-6CF00-0AB0
Arbeitsspeicher 48KB;
0,1ms/kAW;

Drücken Sie F1, um Hilfe zu erhalten.

Änd

4. SCHREIBEN EINES STEP 7- PROGRAMMS



Das zu testende Programm wird hier in Anweisungsliste (AWL) geschrieben und beinhaltet nur zwei Zeilen.

Und zwar sollen hier die Frequenzen des in der Hardware aktivierten Taktmerkerbytes MB100 auf einem Ausgangsbyte ausgegeben werden.

Zuordnungsliste:

MB100	Takt	Taktmerkerbyte
AB0	AB	Anzeige

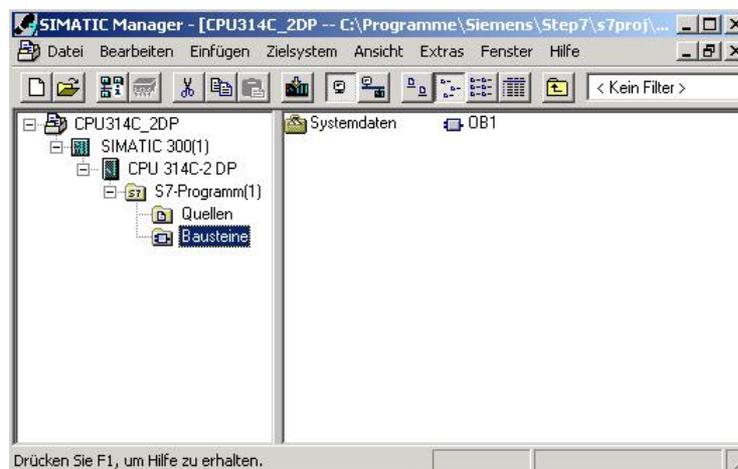


Jedem Bit des Taktmerkerbytes ist eine Periodendauer/Frequenz zugeordnet. Es gilt folgende Zuordnung:

Bit:	7	6	5	4	3	2	1	0
Periodendauer (s):	2	1,6	1	0,8	0,5	0,4	0,2	0,1
Frequenz (Hz):	0,5	0,625	1	1,25	2	2,5	5	10

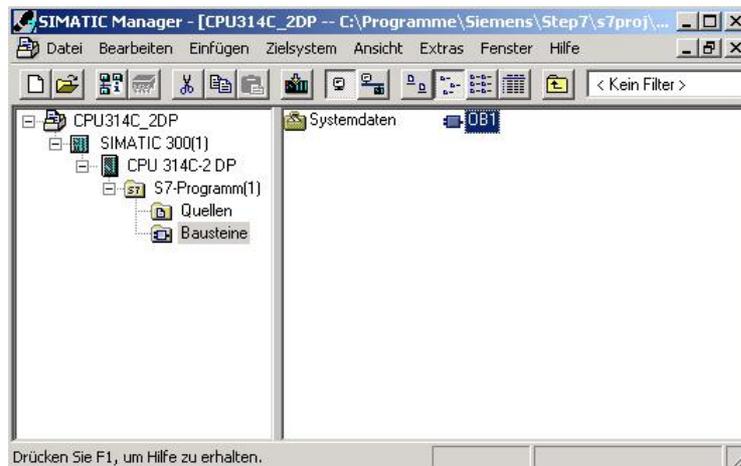


14. Im **'SIMATIC Manager'** den Ordner **'Bausteine'** markieren.(→ SIMATIC Manager → Bausteine)





15. Aus SIMATIC Manager den Baustein ,**OB1**' mit einem Doppelklick öffnen (→ OB1)



16. Optional die Eigenschaften des OB1 zur Dokumentation eintragen und mit ,**OK**' übernehmen. (→OK)





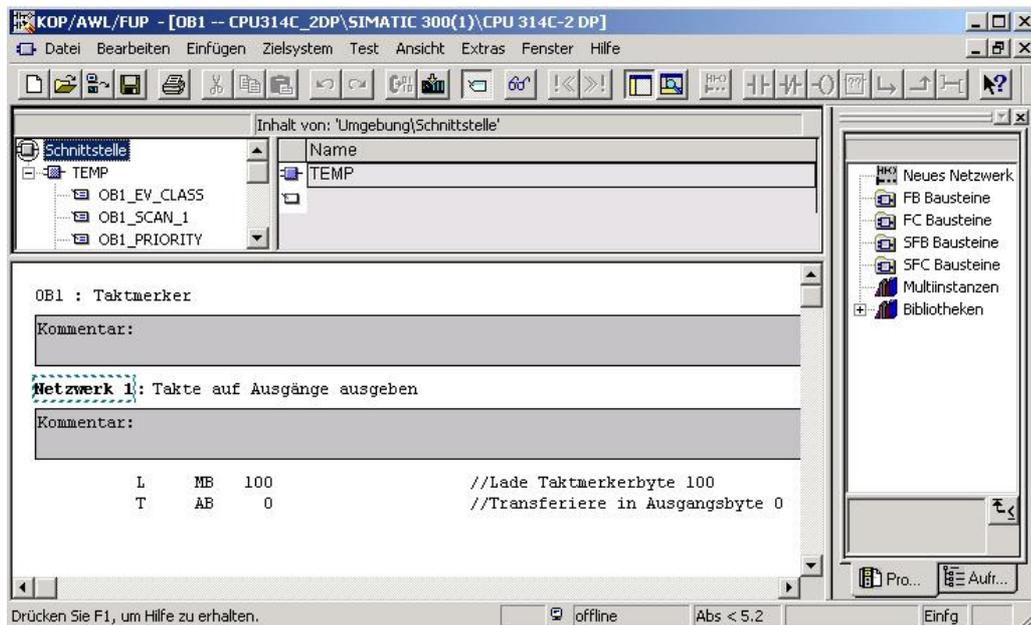
17. Mit 'KOP, AWL, FUP- S7 Bausteine programmieren' haben Sie jetzt einen Editor, der Ihnen die Möglichkeit gibt Ihr STEP 7-Programm entsprechend. Hierzu ist der Organisationsbaustein OB1

mit dem ersten Netzwerk bereits geöffnet worden. Um Ihre ersten Verknüpfungen erstellen zu können müssen Sie das erste Netzwerk markieren. Jetzt können Sie Ihr erstes STEP 7-Programm schreiben. Einzelne Programme werden in STEP 7 üblicherweise in Netzwerke

unterteilt. Sie öffnen ein neues Netzwerk, indem Sie auf das Netzwerksymbol  klicken.



Hinweis: Kommentare zur Programmdokumentation werden durch die Zeichenfolge „//“, von den Programmbeehlen getrennt .



Das Netzwerk

L	MB	100	
T	AB	0	

lädt das, in der Hardwarekonfiguration aktivierte Taktmerkerbyte und transferiert es an ein Ausgangsbyte. Demzufolge blinken die 8 Bits des Ausgangsbytes in den unterschiedlichen Frequenzen der Taktmerkerbits.



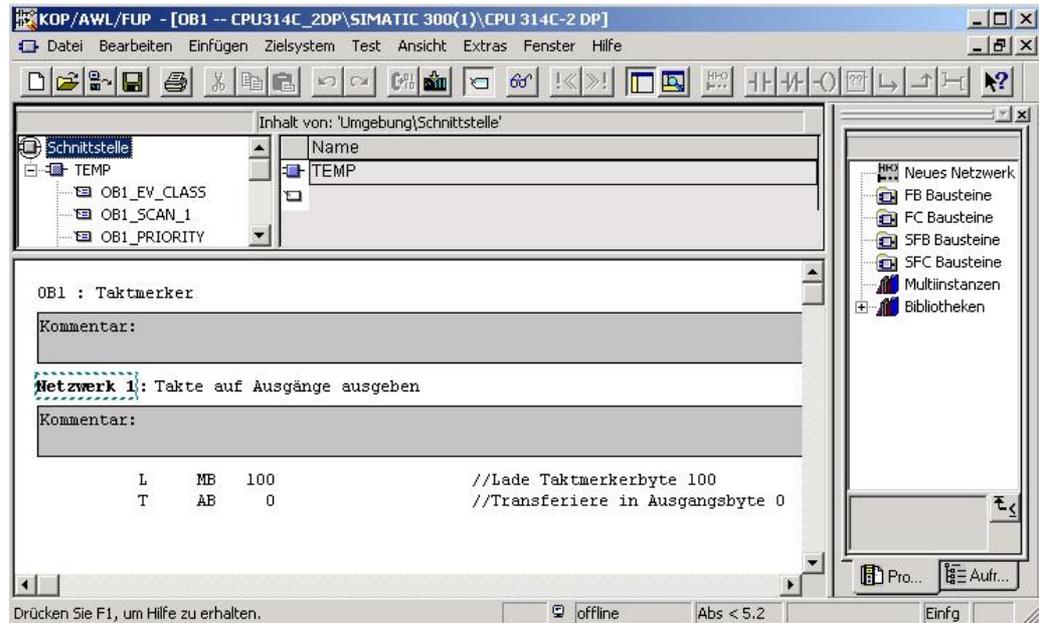
Hinweis: Die Adresse des Ausgangsbytes kann je nach Hardwarekonfiguration unterschiedlich sein.

5. TESTEN DES STEP 7- PROGRAMMS



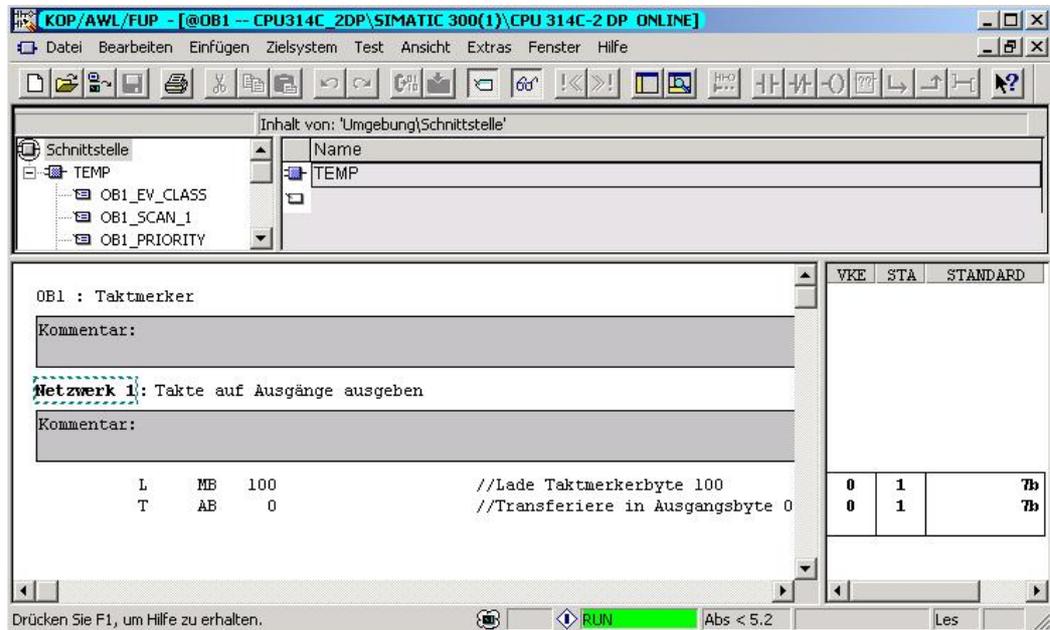
Das zu testende STEP 7- Programm kann jetzt in die SPS geladen werden.
In unserem Fall ist das lediglich der OB1.

18. Organisationsbaustein speichern  und auf Laden  klicken. Dabei sollte der Schlüsselschalter der CPU auf STOP stehen! (→  → )





19. Durch Schalten des Schlüsselschalters auf RUN wird das Programm gestartet und nach einem Klick auf das Symbol  für Beobachten kann das Programm im ,OB1' beobachtet werden. (→, )



The screenshot shows the SIMATIC Manager interface for a SIMATIC 300(1) CPU 314C-2 DP. The main window displays the OB1 editor for the 'Taktmerker' (Pulse Marker) function. The editor is in RUN mode, as indicated by the 'RUN' button in the status bar. The code in the editor is as follows:

```

OB1 : Taktmerker
Kommentar:
Netzwerk 1: Takte auf Ausgänge ausgeben
Kommentar:
      L   MB 100           //Lade Taktmerkerbyte 100
      T   AB  0           //Transferiere in Ausgangsbyte 0
    
```

On the right side of the editor, there is a table with the following data:

VKE	STA	STANDARD
0	1	7b
0	1	7b

The status bar at the bottom shows 'Drücken Sie F1, um Hilfe zu erhalten.' and 'Abs < 5.2'.